

Základy elektroniky a logických obvodov šk. r.2018/2019

Prednášajúci: prof. Ing. Pavol Galajda, CSc.

Cvičiaci: Ing. Miroslav Sokol

Mail: miroslav.sokol@tuke.sk

Počet študentov: (Σ) 27 spolu (PS-23, FIPM-4)

Týž. kalen.	39	40	41	42	43	44	45	46	47	48	49	50	51
Týž. semes.	1	2	3	4	5	6	7	8	9	10	11	12	13
Náplň	U	DC-O1	DC-O2	DC-O3	DC-O4	VOLNO	CPLD	CPLD	CPLD	CPLD	CPLD	Odovz. Zadania	Zap.
Miestnosť	BN32 , L513/L512												

Cvičenia:

DCO – praktické zapájanie schémy

CPLD – na PC, zadanie(schémy a VHDL)

Cvičenia 2 skupiny

Rozdelenie je definované nasledovne:

1. Úvodné – Teoretický príklad, opakovanie
2. DCO1 – UVOD, HRADLO a LED, Kontaktné pole,
3. DCO2 – KO -Kombinačne obvody
4. DCO3 – SO- Sekvenčné obvody (zap. Pisomka 8b)
5. DCO4 – SO- Sekvenčné obvody+ opakovanie dokončenie,
6. VOLNO
7. **zap. Pisomka 8b** - Cvičenie quartus + domáca úloha- prevodník zo BCD na 7 segment – celý návrh- pravdivostná tabuľka, karnaughove mapy, minimalizácia log. funkcie, schémy, – **rozdelenie zadaní**
8. práca na zadaní
9. práca na zadaní
10. práca na zadaní
11. práca na zadaní
12. odovzdanie zadaní
13. Udelenie zápočtu

Písomky 2x8b (spolu 16b):

Zadanie (20b)

Aktivita na cvičeniach (spolu 4b):

aktivita (4b)(DCO, OTAZKY alebo VHDL) + ak viac budú pripísané ku skúške (max 4b)

Minimálne podmienky pre udelenie zápočtu:

Max. 3x ospravedlnená neúčast'!!!! ak viac zápočet nebude udelený

Min: 21 bodov za cvičenia

Zadanie musí byť odovzdané